

We are looking for brains

Design for Test Ingenieur(m/w/d)

Für unser ASIC Entwicklungsteam mit Sitz in Konstanz

Ihre Aufgaben

- Nehmen Sie Ihre Position in der Mitte unseres Hardware-Teams ein, zwischen Frontend-Designern und Backend-Technikern
- Entwicklung und Verifizierung eines Testkonzeptes für unsere ASIC-Produkte
- Integration von DFT-Strukturen im RTL sowie während der Synthese
- Generieren Sie Testmuster und validieren Sie diese durch Simulationen
- Unterstützung der Entwicklung von Testmustern für den Massenproduktionstest

Ihr Profil

- Abschluss (MSc) in Elektrotechnik, Digital Design, Elektronik oder gleichwertig
- Mehr als 5 Jahre Erfahrung mit Design for Test
- Erfahrung mit Hardwarebeschreibungssprachen wie Verilog, SystemVerilog und gängigen Skriptsprachen
- Erfahrung mit modernster EDA-Software für Testeinfügung, Mustererstellung, Simulation
- Ausgezeichnete schriftliche und mündliche Kommunikationsfähigkeiten in Englisch

Ihre Vorteile

- Arbeit in einem flexiblen, dynamischen, mittelständischen Unternehmen in einem wachsenden, hochtechnologischen Marktsegment
- Kurze Entscheidungswege in einem motivierten Team
- Arbeiten und Leben am Bodensee und in der Nähe der Alpen und der Schweiz
- Flexible Arbeitszeiten und ein angemessenes Vergütungspaket

Bei Interesse senden Sie Ihre Bewerbung bitte an jobs@hyperstone.com

www.hyperstone.com